REGULADORES DE TENSÃO (extra)

Prof. Sérgio F. Pichorim

(Figuras do Boylestad, cap. 19)

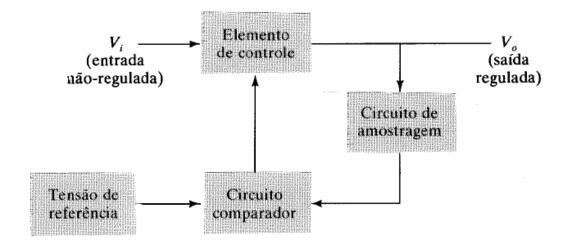


Fig. 19.12 Diagrama de blocos de um regulador de tensão tipo série.

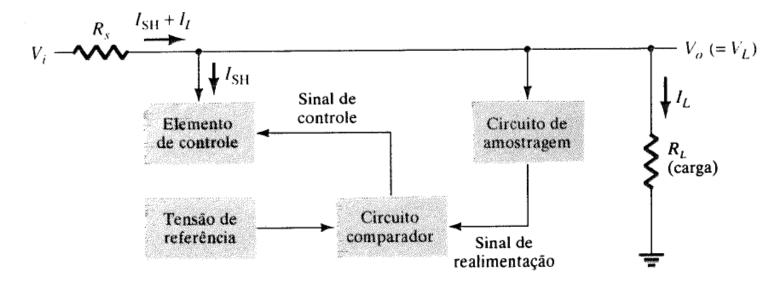


Fig. 19.20 Diagrama de blocos de um regulador de tensão tipo paralelo.

Regulação de Tensão em Série

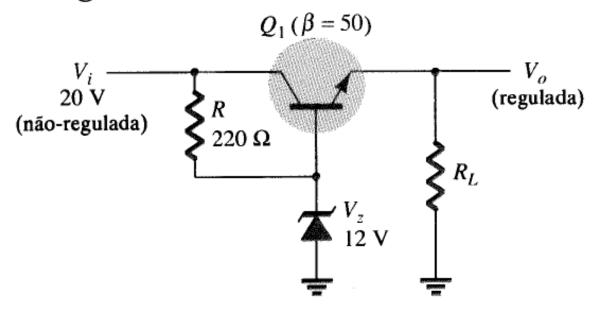


Fig. 19.14 Circuito para o Exemplo 19.8.

- Calcular para $RL = 1 k\Omega$
- Calcular para RL = 100Ω
- Supondo I_{Zmin} = 5 mA, qual a menor carga?
- Determinar a regulação da carga ($\Delta Vo / \Delta Io$)
- Determinar a regulação da linha (ΔVo / ΔVi)

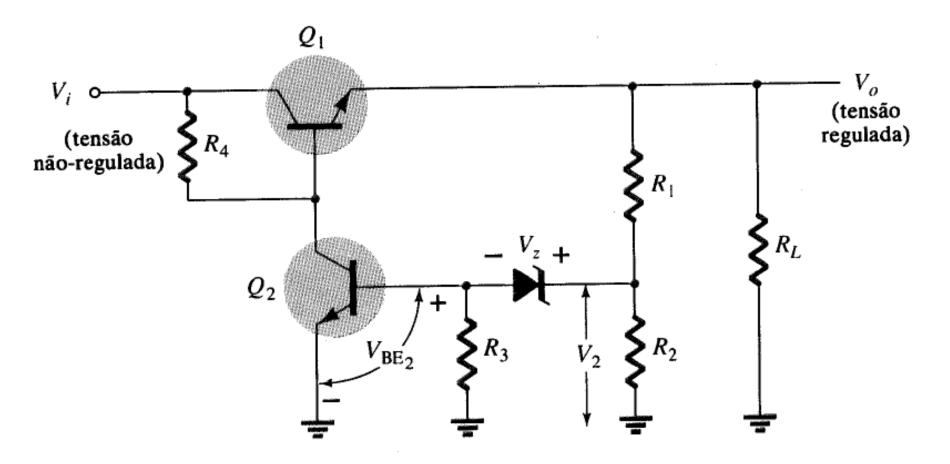


Fig. 19.15 Circuito regulador tipo série aperfeiçoado.

Para:

Carga RL = 85 Ω , R₁ = 2 k Ω , R₂ = 3 k Ω , R₃ = 700 Ω , R₄ = 1 k Ω , β_1 = 50, β_2 = 200 e Zener (8,3 V, 400 mW e I_{Zmin} = 1 mA).

Calcular Vo e Iz.

Se RL for 340 Ω , o que muda? O que se mantém?

REGULADOR TIPO PARALELO COM TRANSISTOR

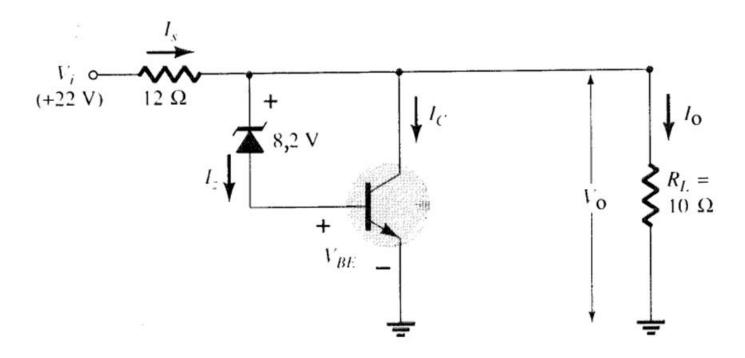


Fig. 19.22 Circuito Exemplo

Para: $\beta = 60$ e Zener (400 mW e $I_{Zmin} = 1$ mA).

Calcular Vo, Ic e I_Z . Se a saída ficar em aberto (Io=0), qual o valor de Vo e I_E ? Qual a menor carga possível?

PARALELO COM DARLINGTON

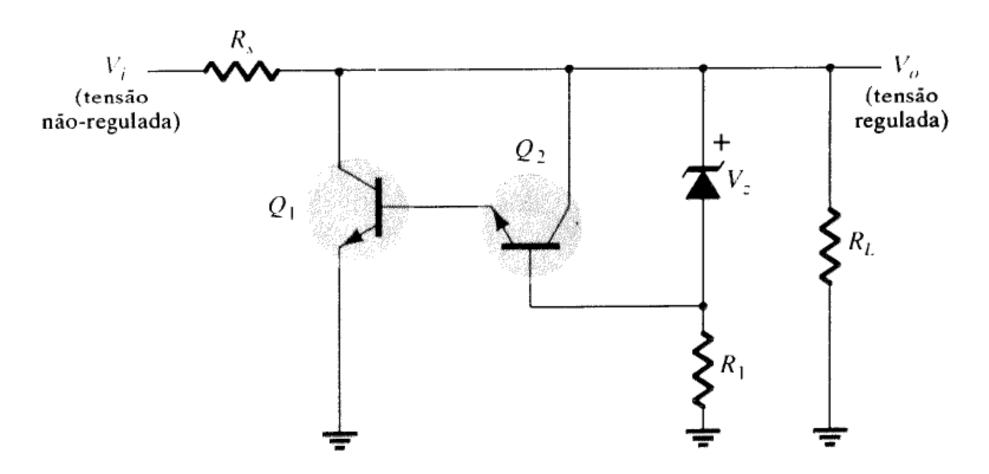
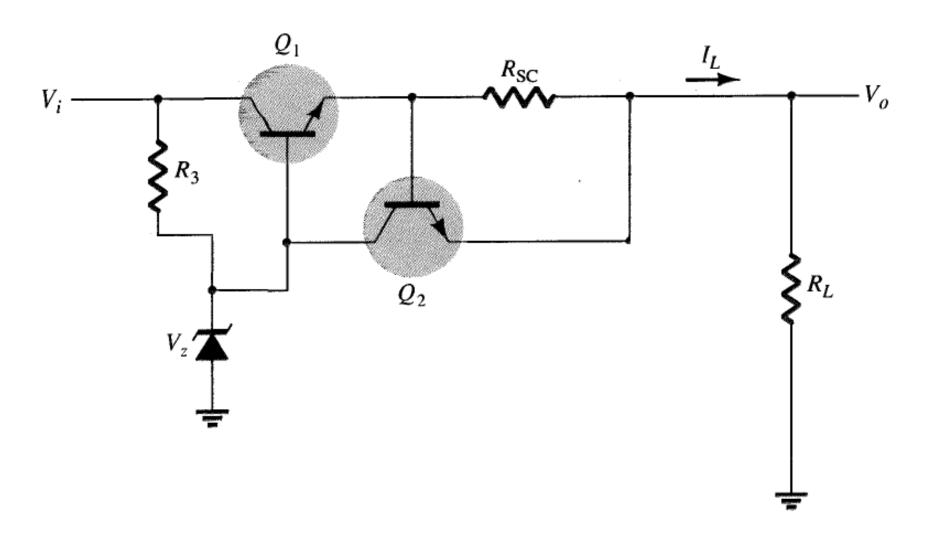


Fig. 19.23 Circuito regulador tipo paralelo aperfeiçoado.

PROTEÇÃO CONTRA CURTO-CIRCUITO NA SAÍDA



Regulador de tensão com limitador de corrente.